

補充：關於排阻

電子電路實驗室

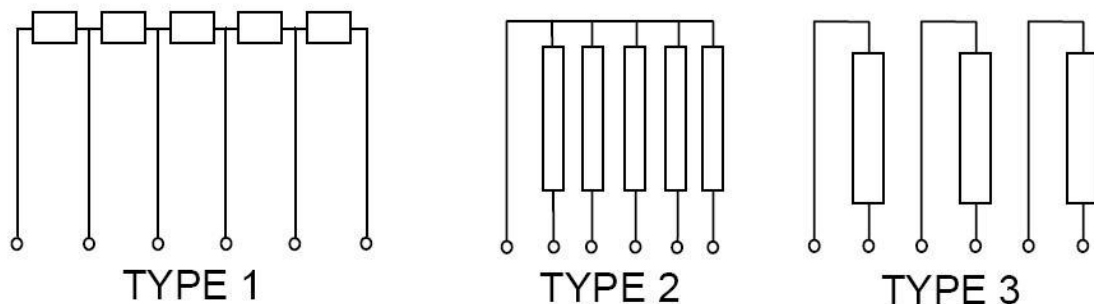
排阻 (Network Resistor)，即網路電阻器 (Wire-wound Resistor)。具有省工時與高密度安裝的優點。因此，被大量應用在電子電路設計當中，一般排阻分為 SIP (Single Inline Package 單排側包裝) 與 DIP (Dual Inline Package 雙排側包裝) 包裝。排阻腳距多為標準間距 (100mil, mil=milli-inch 千分一吋, 1 inch=2.54cm)。



排阻有分 A type 與 B type 兩種規格，A type 是裡面的所有電阻有一個共用接點，所以適合用來 Pull high or Pull low，例如 8P7R 就表示排阻有 8 pin，有 7 個電阻與一個共用接點；而 B type 則是獨立的電阻，只是包裝放在一起而已，例如 8P4R 就表示有 4 個獨立電阻，一般是用在 Bus 上串聯的 Damping 電阻。

一般常見排阻有三種架構，

- 1、串聯電路 Type 1
- 2、並聯電路 Type 2
- 3、獨立電路 Type 3



參考資料：

- 1、 <http://sun.cis.scu.edu.tw/%7EElab/knowledge/r.htm>
- 2、 <http://klj5812.sg1006.myweb.hinet.net/Course/Handouts/%b3%e6%a4%b8%a4@%a1G%bb%7b%c3%d1%b0%f2%c2%a6%a4%b8%a5%f3.pdf#search=%27%E9%9B%BB%E9%98%BB%E6%8E%92%E9%98%BB%27>